



DOKUMENTATION DIP-SCHALTER PLATINE 8-KANAL

1. EINLEITUNG

Die DIP-Schalter Platine ist eine Erweiterung für unsere MC-Lehrsysteme. Über die DIP-Schalter werden unabhängig voneinander ein High- bzw. ein Low-Potential auf die Eingänge von dem Microcontroller geschaltet. Die Polarität des Signals hängt von den Einstellungen der beiden Jumper auf der Platine ab. Der Netzwerkwiderstand schützt die Eingänge des Microcontroller vor einer möglichen Überlastung.

ALLGEMEINES

Die DIP-Schalterplatine wird über einen 10 pol. Pfostenstecker mit dem MC-Lehrsystem verbunden.

2.1 TECHNISCHE DATEN

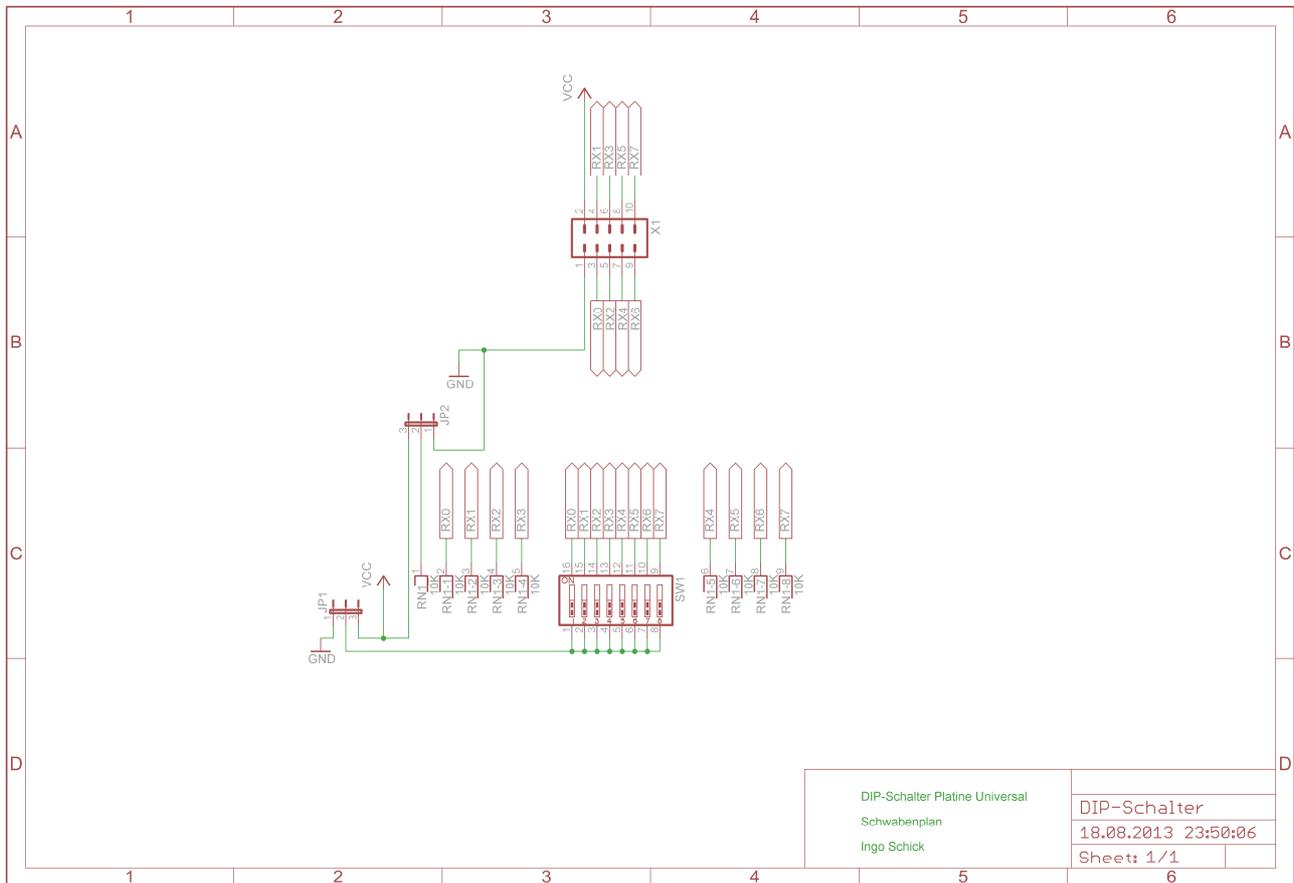
Spannung: 3,3 - 5,0 Volt DC
Strom: ca. 10 mA
Abmessungen: 37 x 40 mm

2.2 STANDARD-PORTBELEGUNGEN

Pin-Nummer	Bezeichnung
1	GND
2	VCC
3	RX0 (Pin 0.0)
4	RX1 (Pin 0.1)
5	RX2 (Pin 0.2)
6	RX3 (Pin 0.3)
7	RX4 (Pin 0.4)
8	RX5 (Pin 0.5)
9	RX6 (Pin 0.6)
10	RX7 (Pin 0.7)

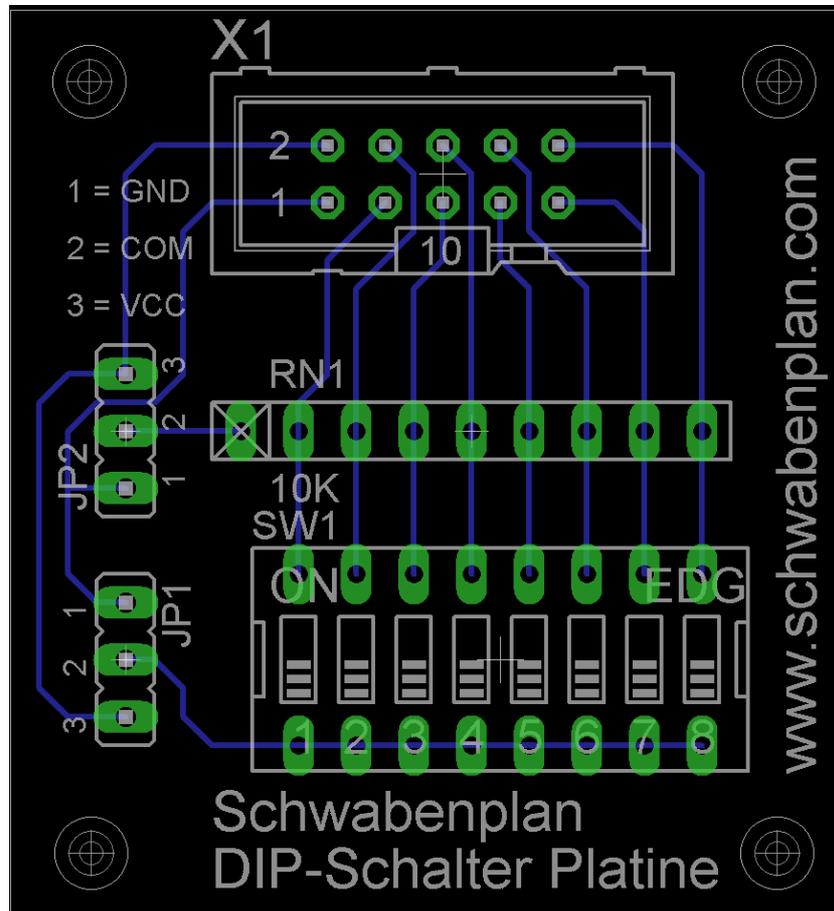


2. SCHALTPLAN





3. BESTÜCKUNGSPLAN



4. STÜCKLISTE

Bauteil	Wert	Bezeichnung
X1		Wannenstecker 10 pol.
RN1	10K	Netzwerkwiderstand 9-8
SW1		DIP-Schalter 8 pol.
JP1		Jumper 3 pol.
JP2		Jumper 3 pol.